

Universitatea Transilvania din Braşov  
Facultatea Inginerie Electrică și Știința Calculatoarelor  
Departamentul Electronică și Calculatoare

Poz. Postului 32  
Disciplinele postului Arhitectura  
microprocesoarelor, Procesarea semnalelor

## FIȘA DE VERIFICARE A ÎNDEPLINIRII STANDARDELOR UNIVERSITĂȚII

**Postul: șef de lucrări, poziția 32,**

publicat în Monitorul Oficial al României<sup>1</sup> nr. 395 din data de 28.11.2024

Candidat: Ștefan Popa Data nașterii 29.10.1992

Funcția actuală cercetător științific (COR 215223)

Instituția Universitatea Transilvania din Braşov

### 1. Studii universitare (licență și masterat)

Nr. crt.	Instituția de învățământ superior și facultatea	Domeniul	Perioada	Titlul acordat
1	Universitatea Transilvania din Braşov, Facultatea de Inginerie Electrică și Știința Calculatoarelor	Inginerie Electronică și Telecomunicații Programul de studii Electronică Aplicată	2011-2015	Inginer în Inginerie Electronică și Telecomunicații
2	Universitatea Transilvania din Braşov, Facultatea de Inginerie Electrică și Știința Calculatoarelor	Inginerie Electronică, Telecomunicații și Tehnologii Informaționale Programul de studii Sisteme Electronice și de Comunicații Integrate	2015-2017	Master în Inginerie Electronică, Telecomunicații și Tehnologii Informaționale

### 2. Studii de doctorat

Nr. crt.	Instituția organizatoare de doctorat	Domeniul	Perioada	Titlul științific acordat
1	Universitatea Transilvania din Braşov	Inginerie Electronică, Telecomunicații și Tehnologii Informaționale	2017-2021	Doctor în Inginerie Electronică, Telecomunicații și Tehnologii Informaționale

<sup>1</sup> Numărul documentului se completează numai în cazul posturilor pe perioadă nedeterminată.

### 3. Studii și burse postdoctorale (stagii de cel puțin 6 luni)

Nr. crt.	Instituția	Domeniul/ Specializarea	Perioada	Tipul de bursă
1	Universitatea Transilvania din Brașov	Electronică Aplicată, Proiectul PN-IV-P8-8.3-ROMD-2023-0068 "Artificial Intelligence-enabled Hardware Cosmic Radiation Sensor for Space Applications (AICoRS)", contract nr.2 ROMD / 01.06.2024	01.06.2024 – ÎN CURS	Cercetător COR 215223 POSTDOC
2	Universitatea Transilvania din Brașov	Electronică Aplicată, Proiect "IMINT pentru Marea Neagră, frontiere, mine", contract nr.21 Sol(T21)/2024	18.07.2024 – ÎN CURS	Cercetător COR 215223 POSTDOC
3	Universitatea Transilvania din Brașov	Electronică Aplicată, Proiect "Platformă de fuziune și management a colecțiilor de date multi-sursă exploatabile de către modele cu inteligență artificială pentru estimarea și analiza predictivă a situațiilor de risc (AI4RISK)", contract nr.3 Sol (T3)/2024	02.09.2024 – ÎN CURS	Cercetător COR 215223 POSTDOC

### 4. Standarde minimale ale universității

Post didactic (se menține în tabel numai postul pentru care se candidează)	Realizări conform standardelor proprii ale universității
Șef de lucrări	<p><b>(i) Articole în reviste cotate ISI WoS cu SRI &gt; 0.5, ca prim autor</b></p> <p><b>1. Ștefan Popa, Mihai Ivanovici, Radu-Mihai Coliban, "Optimal Implementations of 8b/10b Encoders and Decoders for AMD FPGAs", 2024, <i>Electronics</i> 13, no. 6: 1062. <a href="https://doi.org/10.3390/electronics13061062">https://doi.org/10.3390/electronics13061062</a></b> <b>SRI: 0.907</b></p> <p><b>2. Ștefan Popa, Sorin Mărtoiu, Mihai Ivanovici, "Study of the ATLAS new small wheel read-out controller ASIC in a neutron irradiation environment", 2020, Journal of Instrumentation, Volume 15, <a href="https://doi.org/10.1088/1748-0221/15/10/P10023">https://doi.org/10.1088/1748-0221/15/10/P10023</a></b> <b>SRI: 0.862</b></p> <p><b>3. Ștefan Popa, Sorin Mărtoiu, Mihai Ivanovici, "The quality-control test of the digital logic for the ATLAS new small wheel read-out controller ASIC", 2020, Journal of Instrumentation, Volume 15, <a href="https://doi.org/10.1088/1748-0221/15/04/P04023">https://doi.org/10.1088/1748-0221/15/04/P04023</a></b> <b>SRI: 0.862</b></p>

**(ii) Alte articole publicate**

1. M. Ivanovici, **Ș. Popa**, K. Marandskiy, C. Florea, "Deep automatic soil roughness estimation from digital images", European Journal of Remote Sensing, 2024, <https://doi.org/10.1080/22797254.2024.2342955>

**SRI: 1.188**

2. G. Iakovidis, L. Levinson, ... , **Ș. Popa** et.al, "The New Small Wheel electronics", Journal of Instrumentation, Volume 18, 2023; <https://dx.doi.org/10.1088/1748-0221/18/05/P05012>

**SRI: 0.984**

3. R.-M. Coliban, **Ș. Popa**, T. Tulbure, D. Nicula, M. Ivanovici, S. Martoiu, L. Levinson, J. Vermeulen, "The Read Out Controller for the ATLAS New Small Wheel", Journal of Instrumentation, Volume 11, 2016 <https://doi.org/10.1088/1748-0221/11/02/C02069>

**SRI: 1.064**

4. **Ș. Popa**, A. Kazak, A. Dinu, M. Ivanovici, N. G. Secieru, V. Cărbune, V. Melnic, "Architecture and Design Choices for an AI-Enabled FPGA-Based Cosmic Radiation Sensor", International Symposium on Electronics and Telecommunications (ISETC), Timisoara, Romania; 7-8 November 2024

5. K. Marandskiy, M. Ivanovici, **Ș. Popa**, "Machine Learning-Based Classification of Sentinel-1 Backscattering Coefficients Using Generated Plant Schematics", 2024 IEEE International Geoscience and Remote Sensing Symposium, Athens, Greece, 7-12 July 2024 <https://doi.org/10.1109/IGARSS53475.2024.10640653>

6. G. Feldioreanu, **Ș. Popa**, M. Ivanovici, "Convolutional Neural Network implemented on FPGA for trajectory classification", ISSCS 2023 - International Symposium on Signals, Circuits and Systems, Iasi, Romania, 13-14 July 2023, <https://doi.org/10.1109/ISSCS58449.2023.10190948>

7. **Ș. Popa**, R.-M. Coliban, M. Ivanovici, "An Optimal Implementation of an 8b/10b Encoder for Xilinx FPGAs", International Symposium on Electronics and Telecommunications (ISETC), Timisoara, Romania, 10-11 November 2022, <https://doi.org/10.1109/ISETC56213.2022.10010077>

8. **Ș. Popa**, M. Ivanovici, R.-M. Coliban, "Time-multiplexed 10Gbps Ethernet-based Integrated Logic Analyzer for FPGAs", International Symposium on Electronics and Telecommunications (ISETC), Timisoara, Romania, 5-6 November 2020, <https://doi.org/10.1109/ISETC50328.2020.9301115>

9. **Ș. Popa**, M. Luchian, M. Ivanovici, "Clock and data signals

synchronization for an FPGA- based ASIC testing setup”, ISSCS 2019 - International Symposium on Signals, Circuits and Systems, Iasi, Romania, July 2019,

<https://doi.org/10.1109/ISSCS.2019.8801780>

10. **Ș. Popa**, S. Martoiu, M. Luchian, R.-M. Coliban, M. Ivanovici, “The Quality-Assurance Test of the ATLAS New Small Wheel Read-Out Controller ASIC”, Volume 343 - Topical Workshop on Electronics for Particle Physics (TWEPP2018) – Posters, July 2019, <https://doi.org/10.22323/1.343.0081>

**(iii) Volume de specialitate publicate în edituri internaționale de circulație mondială**

1. **Ș. Popa**, “The Read-Out Controller ASIC for the ATLAS Experiment at LHC”, Part of the book series: Springer Theses, Springer Cham, 19 December 2022,

<https://doi.org/10.1007/978-3-031-18074-3>

**(iv) Media anilor de studii de licență: 9,95**

**Media la examenul de licență: 10,00**

**Media de absolvire a ciclului de licență: 9,975**

Candidat,  
Ștefan Popa

*Popa*