

Facultatea	Inginerie Electrică și Știința Calculatoarelor
Departamentul	Electronică și Calculatoare
Poziția în statul de funcții	40
Funcție	Șef de lucrări
Discipline	Sisteme de I/O și echipamente periferice, Interfețe și periferice ale calculatoarelor, Protocoale de comunicații, Testarea echipamentelor electronice, Testarea sistemelor de calcul
Domeniu științific	Inginerie electronică, telecomunicații și tehnologii informaționale
Atribuțiile / activitățile aferente	Activitate didactică conform structurii postului și alte activități incluse în norma didactică (examene, teste, verificări lucrări de control, teme de casă etc., îndrumare lucrări de absolvire, îndrumare activitate practică (tutoriat), conducere activități și cercuri studentești, concursuri profesionale, îndrumare cercetare științifică studentească, consultații). Cercetare științifică; Pregătire didactică.
Salariul minim de încadrare	
Probe de concurs	Prelegere științifică Prezentarea publică a planului de dezvoltare a carierei
Tematica prelegerii științifice	<ol style="list-style-type: none"> Verificarea funcțională: Importanța verificării. Structura unui mediu de verificare. Metode de verificare a completitudinii verificării. Elemente de detecție ale erorilor. Oportunitatea automatizării verificării folosind tehnici de inteligență artificială. Programarea microcontrollerelor: Regiștrii. Întreruperi externe. Servirea întreruperilor. Numărătoare. Semnale PWM. Convertor analogic-digital. Realizarea buclelor de întârziere. Conectarea perifericelor Comunicații digitale: Protocoale de comunicații. Structura generală a unui transceiver. Comunicarea cu periferice. <p>Pentru proba orală candidații vor face o prezentare de circa 30 minute (cu slides) a uneia din temele incluse în tematica de concurs la alegerea candidaților, inclusiv prezentarea contribuțiilor personale, a articolelor, contractelor de cercetare, a materialelor didactice în domeniul tematicii alese și a perspectivelor de viitor. Pentru prelegerea publică candidații vor face o prezentare a programului de dezvoltare a carierei profesionale orientată spre trei direcții: didactică, de cercetare și administrativă.</p>
Bibliografie	<ol style="list-style-type: none"> Sutton, Richard S., Andrew G. Barto. Reinforcement learning: An introduction. <i>MIT press</i>, 2018. Piziali, Andrew. Functional verification coverage measurement and analysis. <i>Springer Science & Business Media</i>, 2007. Minns, Peter D. C Programming for the PC the MAC and the Arduino Microcontroller System. <i>Author House</i>, 2013. Romanca, Mihai, Petre Ogru an. Sisteme cu calculator încorporat: aplica ii cu microcontrollere. <i>Editura Universită ii "Transilvania"</i>, 2011. <p>Nicula, Dan, Gheorghe Toacse. Electronică Digitală Vol II – Verilog HDL, <i>Editura Tehnică</i>, 2005.</p>
Data și locul susținerii probelor	26 ianuarie 2023, 12:00, Str. Politehnicii, Nr.3, Corp N, Sala N II 13

Comisia de concurs	Președinte: Prof. dr. ing. Petre Lucian OGRUȚAN, Universitatea Transilvania din Brașov Membri: Prof. dr. ing. Dan NICULA, Universitatea Transilvania din Brașov Conf. dr. ing. Adrian CRĂCIUN, Universitatea Transilvania din Brașov Șef lucr. dr. ing. Cătălin CIOBANU, Universitatea Transilvania din Brașov Șef lucr. dr. ing. Gabriel Mihai DANCIU, Universitatea Transilvania din Brașov Membri supleanți: Șef lucr. dr. ing. Radu COLIBAN, Universitatea Transilvania din Brașov Șef lucr. dr. ing. Marius CARP, Universitatea Transilvania din Brașov
Comisia de contestații	Președinte: Conf. dr. ing. Angel CAȚARON, Universitatea Transilvania din Brașov Membri: Șef lucr. dr. ing. Cornel Aurel STANCA, Universitatea Transilvania din Brașov Prof. dr. ing. Daniel Tudor COTFAS, Universitatea Transilvania din Brașov Conf. dr. ing. Vlad POPESCU, Universitatea Transilvania din Brașov Conf. dr. ing. Marian ALEXANDRU, Universitatea Transilvania din Brașov Membri supleanți: Șef lucr. dr. ing. Csaba Zoltan KERTESZ, Universitatea Transilvania din Brașov Șef lucr. dr. ing. Traian TULBURE, Universitatea Transilvania din Brașov