
Cătălin Bogdan CIOBANU

Informații de Contact

+40-722-352838

catalin.ciobanu@unitbv.ro

Date Personale

Data Nașterii: 13 Aprilie, 1983

Naționalitate: Română

Educație și Formare

Apr 2007 – Mar 2013

Doctorat, Ingineria Calculatoarelor

Delft University of Technology, Olanda

Proiect: Scalable computer ARCHitecture (SARC)

Teza: Customizable Register Files for Multidimensional SIMD Architectures

Sep 2005 – Apr 2007

Master, Ingineria Calculatoarelor

Delft University of Technology, Olanda

Teza: “Customized Vector Instruction Set Architecture”

Sep 2001 – Aug 2006

Diplomă de inginer

Inginerie Electrică și Știința Calculatoarelor, profilul Electronic, specializarea Electronică Aplicată

Universitatea Transilvania, Brașov, România

Teza: “Advanced Vector Computer Architectures – Specialized Instruction Set Extensions”

Sep 1997 - Iun 2001

Liceul de Informatică, Brașov, România

Experiența Profesională

Oct 2019 – prezent

Cadru didactic asociat, **Universitatea Transilvania**, Facultatea de Inginerie Electrică și Știința Calculatoarelor

Apr 2020 – prezent

High-Performance Data Engineer, **Niometrics**, Brașov, România

Sep 2018 – prezent

Cercetător, **Delft University of Technology**, Olanda

Oct 2015 – Aug 2018

Cercetător, **University of Amsterdam**, Olanda

Proiectul European EU2020 EXTRA (Exploiting eXascale Technology with Reconfigurable Architectures)

May 2015 – Sep 2015

Cercetător PostDoctoral, **Delft University of Technology**, Olanda

May 2013 – Apr 2015

Cercetător PostDoctoral, **Chalmers University of Technology**, Suedia

FASTER (“Facilitating Analysis and Synthesis Technologies for Effective Reconfiguration”) project

Apr 2012 – Apr 2013

Asistent de Proiect, **Chalmers University of Technology**, Suedia

Proiectul European FP7 FASTER (“Facilitating Analysis and Synthesis Technologies for Effective Reconfiguration”)

Asistent didactic, **Delft University of Technology**, Olanda

Sep 2010 - Noi 2010,

System Programming in C

Sep 2009 - Noi 2009

Mar 2009

Computer Systems

Apr 2008 - Iun 2008,

Programming with C++

Apr 2007 - Iun 2007

Sep 2008 - Noi 2008.	Java and Object Oriented Design
Sep 2007 - Noi 2007	
Mar 2005 – Aug 2005	Siemens Program and System Engineering , Braşov, România
Sep 2003 – Aug 2005	UTI Grup , Braşov, România

Experiența cu Proiecte Europene de Cercetare

Sep 2015 – Aug 2017	Co-Principal Investigator, Exploiting eXascale Technology with Reconfigurable Architectures (EXTRA) project H2020-FETHPC, 4 Milioane de Euro Contribuție UE, www.extrahpc.eu/
Noi 2014 – Apr 2015	Cercetător PostDoctoral, Green Computing Node for European micro-servers (EUROSERVER) FP7-ICT, 8.6 Milioane de Euro Contribuție UE, www.euroserver-project.eu/
Noi 2013 – Oct 2014	Cercetător PostDoctoral, Empowering Young Explorers (EYE) FP7-ICT, 1.2 Milioane de Euro Contribuție UE, www.fet-eye.eu/
Apr 2012 – Noi 2014	Cercetător PostDoctoral Facilitating Analysis and Synthesis Technologies for Effective Reconfiguration (FASTER) FP7-ICT, 2.8 Milioane de Euro Contribuție UE, www.fp7-faster.eu/
Apr 2007 – Dec 2009	Doctorand, Scalable computer ARCHitecture (SARC) FP6-IST, 8 Milioane de Euro Contribuție UE, www.sarc-ip.org

Experiența Pedagogică

Oct 2019 – prezent	Cadru Didactic Asociat, Universitatea Transilvania , România Proiect Sisteme Dedicate pe Bază de Calculator (Embedded Systems)
Oct 2017 – Jan 2018	Lector, University of Amsterdam , Olanda Concurrency and Parallel Programming
May 2014 – Jun 2014	Lector, Chalmers University of Technology , Suedia Energy-aware computing
Sep 2011 - Nov 2011	Lector, TU Delft , Olanda System Programming in C

Experiența cu Îndrumarea Studenților

2016-2018	Doctorand, University of Amsterdam , Olanda Frameworks for custom parallel memories for reconfigurable hardware
2014	BSc, Chalmers University of Technology , Suedia Investigation of possible acceleration of OpenFOAM using FPGA
2014	MSc, Chalmers University of Technology , Suedia Brain modelling with reconfigurable acceleration
2013	BSc, Chalmers University of Technology , Suedia Feasibility of FPGA-based Computations of Transition Densities in Quantum Many-Body Systems

Teme Preferate de Cercetare

Arhitectura Calculatoarelor
 Procesoare Vectoriale și Extensii SIMD ale Setului de Instrucțiuni
 Hardware Reconfigurabil
 Computere de Înaltă Performanță
 Acceleratoare Hardware

Concursuri și Distincții

Mai 2018	Best paper award la Reconfigurable Architectures Workshop, Vancouver, Canada pentru articolul "MAX-PolyMem: High-Bandwidth Polymorphic Parallel Memories for DFEs"
Apr 2007- Mar 2009	Netherlands Organization for International Cooperation in Higher Education (Nuffic) Bursă de 2 ani pentru doctorat acordată studenților internaționali de top care au absolvit Masterul în Olanda
Sep 2005 – Aug 2006	Bursă UE Socrates, pentru studiul în străinătate Bursă de 1 an pentru finalizarea lucrării de diplomă la Delft University of Technology, Olanda
May 2001	American Computer Science League (ACSL) Etapă finală a concursului de programare All-Star Contest, Miami, Florida, SUA

Aptitudini

Gândire Critică
Aptitudini analitice
Lucrul în echipă
Rezolvarea problemelor

Competențe

Programarea Calculatoarelor: C, C++, CUDA, .NET, C#, Java, FoxPRO, Pascal, Delphi, Bash, Assembly (x86, MIPS, PowerPC, Cell)
Design și Verificare de Hardware Digital: Verilog, System Verilog, VHDL
Sisteme de operare: Linux, Microsoft Windows, MacOS
Pachete software specializate: GCC, Visual Studio, Eclipse, ModelSim, Synplify, Xilinx ISE, Synopsys Design Compiler, Eclipse, Matlab, LaTeX, Microsoft Office, Libre Office, Visio, Photoshop

Limbi Străine

Engleză (fluent)
Olandeză (începător)
Franceză (începător)

Hobby-uri

Fotografie
Muzică
Sporturi cu motor

5 August, 2020

(Cătălin Bogdan CIOBANU)

