

INFORMAȚII PERSONALE

Ștefan POPA

✉ stefan.popa@unitbv.ro; stefan.popa@cern.ch;

FUNȚIA ACTUALĂ

Student doctorand (din octombrie 2017) și asistent cercetare la Universitatea Transilvania din Brașov, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Departamentul de Electronică și Calculatoare (din februarie 2021).

EXPERIENȚA PROFESIONALĂ

decembrie 2015 – prezent

Asistent Cercetare Proiect “Experimentul ATLAS de la LHC” (P5 – Universitatea Transilvania din Brașov)

Departamentul de Electronică și Calculatoare, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Universitatea Transilvania din Brașov

Principalele activități și responsabilități:

- Proiectare și implementare circuite și sisteme electronice digitale;
- Proiectare și implementare sisteme cu microprocesor;
- Proiectare și implementare sisteme de achiziție de date/semnal;
- Proiectare și implementare medii de testare și verificare;
- Programare FPGA;
- Limbaje de descriere hardware (VERILOG);
- Limbaje de programare (ASAMBLARE, C/C++, PYTHON, MATLAB);
- Realizare de măsurători;
- Procesare de date;
- Producerea de articole științifice pentru jurnale și conferințe;
- Oferire suport pentru integrarea circuitelor și sistemelor electronice proiectate.

noiembrie 2018 – prezent

Autor ATLAS

Organizația Europeană de Cercetări Nucleare (CERN), Geneva, Elveția

- Activități de cercetare științifică în domeniul sistemelor electronice de achiziții de date.

august 2014 – prezent

User CERN

Organizația Europeană de Cercetări Nucleare (CERN), Geneva, Elveția

- Activități de cercetare științifică în domeniul sistemelor electronice de achiziții de date.

EDUCAȚIE ȘI FORMARE

octombrie 2017 - prezent

Student doctorand în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale

Universitatea Transilvania din Brașov, România

- Titlul tezei: Circuitul integrat ROC pentru experimentul ATLAS de la LHC / The Read Out Controller ASIC for the ATLAS Experiment at LHC
- Mentor și coordonator științific: prof. dr. ing. Mihai Ivanovici.

octombrie 2015 – iulie 2017

Studii aprofundate de masterat

Universitatea Transilvania din Brașov, România

- Titlul programului de studii: Sisteme Electronice și de Comunicații Integrate.
- Diplomă de inginer în electronică digitală și tehnici software.

octombrie 2011 – iulie 2015

Studii de licență

Universitatea Transilvania din Brașov, România

- Titlul programului de studii: Electronică Aplicată.
- Diplomă de inginer în electronică digitală și tehnici software.

COMPETENȚE PERSONALE

Limba maternă

Limbi străine cunoscute

Română

	ÎNȚELEGERE		VORBIRE		SCRIERE
	Ascultare	Citare	Conversație	Discurs oral	
Engleză	B2	B2	B2	B2	B2
Franceză	A1	A1	A1	A1	A1

Competențe de comunicare

- Bune competențe de comunicare dobândite datorită experienței profesionale ca asistent cercetare și student doctorand.

Competențe dobândite la locul de muncă

- Bune competențe de producere a articolelor pentru conferințe și jumale.
- Bune competențe de programare, proiectare, verificare, implementare și testare– FPGA, ASIC, PCB, VERILOG, MATLAB, ASSEMBLY, PYTHON, C/C++.

Competențe informatice

- Bune cunoștințe de LaTeX.
- O bună stăpânire a uneltelor Microsoft Office™.
- Bune cunoștințe de utilizare a sistemelor de operare LINUX.

**Publicații
(cele mai reprezentative)**

- **Ș. Popa**, M. Ivanovici, R.-M. Coliban, "Time-multiplexed 10Gbps Ethernet-based Integrated Logic Analyzer for FPGAs", International Symposium on Electronics and Telecommunications (ISETC), Timisoara, 5-6 November 2020, <https://doi.org/10.1109/ISETC50328.2020.9301115>
- **Ș. Popa**, S. Mărtoiu, M. Ivanovici, "Study of the ATLAS new small wheel read-out controller ASIC in a neutron irradiation environment", Journal of Instrumentation, Volume 15, October 2020, <https://doi.org/10.1088/1748-0221/15/10/P10023>
- **Ș. Popa**, S. Mărtoiu, M. Ivanovici, "The quality-control test of the digital logic for the ATLAS new small wheel read-out controller ASIC", Journal of Instrumentation, Volume 15, April 2020, <https://doi.org/10.1088/1748-0221/15/04/P04023>
- **Ș. Popa**, M. Luchian, M. Ivanovici, "Clock and data signals synchronization for an FPGA-based ASIC testing setup", 14th International Symposium on Signals, Circuits and Systems, ISSCS 2019, Iași, Romania, July 2019, <https://doi.org/10.1109/ISSCS.2019.8801780>
- **Ș. Popa**, S. Mărtoiu, M. Luchian, R. Coliban, M. Ivanovici, "The Quality-Assurance Test of the ATLAS New Small Wheel Read-Out Controller ASIC", Topical Workshop on Electronics for Particle Physics, TWEPP2018, Antwerp, Belgium, 17-21 September 2018, <https://doi.org/10.22323/1.343.0081>
- R. Coliban, **Ș. Popa**, T. Tulbure, D. Nicula, M. Ivanovici, S. Mărtoiu, L. Levinson, J. Vermeulen, "The Read Out Controller for the ATLAS New Small Wheel", Journal of Instrumentation, volume 11, February 2016, <https://doi.org/10.1088/1748-0221/11/02/C02069>

Carnet de conducere

- Categoria B.