



ANUNŢ

Vă aducem la cunoştinţă că în ziua de 22.06.2019, ora 10.00, în corp N, sala N.II.1 la Facultatea de Inginerie Electrică şi Ştiinţa Calculatoarelor, va avea loc susţinerea publică a tezei de doctorat intitulată: **"Contribuţii la implementarea în timp real a diferitelor sarcini de control în circuite FPGA prin reconfigurare parţială"**, elaborată de domnul **ing. Szabolcs HAJDU**, în vederea obţinerii titlului ştiinţific de DOCTOR, în domeniul **Inginerie electronică, telecomunicaţii şi tehnologii informaţionale**.

COMISIA DE DOCTORAT

PREŞEDINTE:

Conf.dr.ing. Carmen GERIGAN
Decan Facultatea de Inginerie Electrică şi Ştiinţa Calculatoarelor
Universitatea Transilvania din Braşov

CONDUCĂTOR

Prof.dr.ing. Iuliu SZEKELY

ŞTIINŢIFIC:

Universitatea Transilvania din Braşov

REFERENŢI:

Prof.dr.ing. Alexandru SĂLCEANU

Universitatea Tehnică "Gheorghe Asachi" din Iaşi

Prof.dr.ing. Radu MUNTEANU

Universitatea Tehnică din Cluj-Napoca

Prof.dr.ing. Petre Lucian OGRUŢAN

Universitatea Transilvania din Braşov

Teza de doctorat în format tipărit poate fi consultată la Biblioteca Universităţii Transilvania din Braşov, b-dul Iuliu Maniu nr. 41A (Aula *Sergiu T. Chiriacescu*).

Vă adresăm invitaţia de a lua parte la şedinţa publică de susţinere a tezei de doctorat.

RECTOR,

Prof. dr. ing. Ioan Vasile ABRUDAN



SECRETAR SDI,
Claudia SÎRBU

Postat pe site în data de la adresa

<http://www.unitbv.ro/doctorat/Sustineripublice/Sustineritezede doctorat.2018.aspx>

